

## Pressemeldung

Zürich, 21. November 2014

### **Enclustra und InES präsentieren Profinet<sup>®</sup> RT/IRT Device Lösung für die Xilinx<sup>®</sup> Artix<sup>®</sup>-7 FPGA und Zynq<sup>®</sup>-7000 All Programmable SoC Familien**

*Enclustra, Xilinx und das Institute of Embedded Systems (InES) der Zürcher Hochschule für Angewandte Wissenschaften ZHAW, präsentieren die neue PROFINET RT/IRT Device Lösung vom 25. bis 27. November 2014 an der SPS IPC Drives in Nürnberg, Europas führender Fachmesse für elektrische Automatisierung. Erfahren Sie mehr und schauen Sie sich die Demo auf dem Xilinx Stand 4-169 an.*

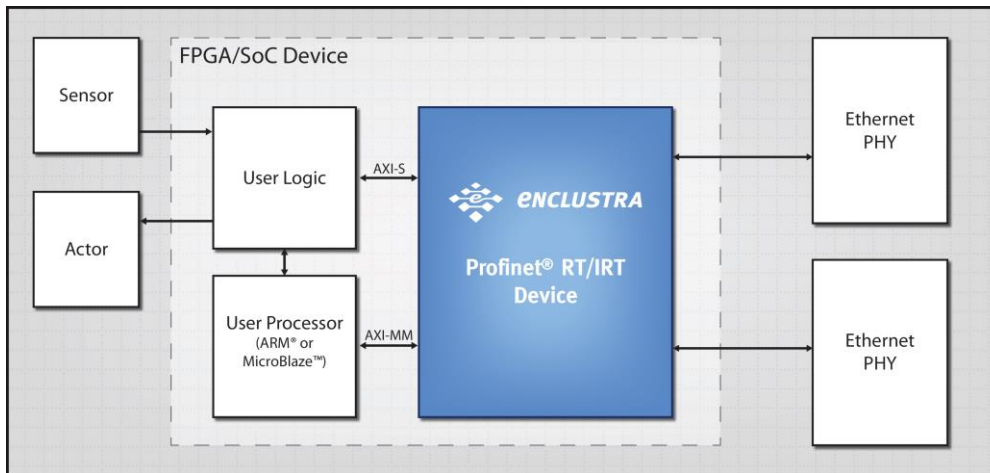
Normalerweise begrenzt der komplexe Software-Protokollstack von Industrial Ethernet die erreichbare Bandbreite auf einen Bruchteil des theoretisch möglichen. Die Enclustra Profinet RT/IRT Device Lösung verteilt den Datenverkehr auf mehrere CPUs und erreicht so Non-Real-Time (TCP/IP) Datenraten von über 90 Mbit/s – nah am theoretischen Maximum von 100 Mbit/s – ohne die Echtzeitdaten-Kommunikation zu beeinträchtigen.

Die Enclustra Profinet RT/IRT Device Lösung ist komplett in VHDL geschrieben und für die Xilinx Artix-7 FPGA und Zynq-7000 All Programmable SoC Familien optimiert. Sie erlaubt Zykluszeiten von 31.25 µs, unterstützt erweiterte Funktionen wie dynamisches Frame Packing oder IEEE 1588 PTP.

Mit einem 400 MHz schnell getakteten Zeitstempel erreicht die Enclustra Profinet RT/IRT Device Lösung eine Synchronisierungsgenauigkeit von 60 ns über 20 Knoten. Echtzeit-Datenströme können den Software-Stack komplett umgehen und direkt in die FPGA-Logik übertragen werden.

Für die Evaluation oder das Rapid Prototyping bietet Enclustra FPGA und Zynq-basierte Module inklusive Base-Boards an. Die IP-Lösung kann einfach per Drag-and-Drop in Vivado<sup>®</sup> eingesetzt werden.

Die Profinet RT/IRT Device Lösung kann mit einer einmaligen Lizenzzahlung ohne weitere oder stückzahlabhängige Gebühren erworben werden.



Die Enclustra Profinet RT/IRT Device Lösung erreicht Datenraten von über 90 Mbit/s – nahe am theoretischen Maximum von 100 Mbit/s. (Bild: Enclustra GmbH)

### Über Enclustra GmbH

Enclustra ist ein innovatives und erfolgreiches Schweizer FPGA-Design-Unternehmen. Mit dem FPGA Design Center erbringt Enclustra Dienstleistungen im gesamten Spektrum der FPGA-basierten Systementwicklung. Von high-speed Hardware über HDL Firmware bis zu embedded Software, von der Spezifikation über die Implementation bis zur Prototypenproduktion.

Mit dem FPGA Solution Center entwickelt und vertreibt Enclustra hochintegrierte FPGA Module sowie FPGA-optimierte IP-Cores.

Mit der Spezialisierung auf die zukunftssträchtige FPGA Technologie und breitem Anwendungswissen kann Enclustra in vielen Bereichen mit minimalem Aufwand optimale Lösungen bieten. Weitere Informationen finden Sie unter: [www.enclustra.com](http://www.enclustra.com).

### Über InES

Das Institute of Embedded Systems (InES) beschäftigt sich vorrangig mit vernetzten eingebetteten Systemen in der Automatisierungstechnik. Als Forschungs- und Entwicklungseinrichtung ist es das Ziel, mittelfristig alle Bereiche von verteilten, vernetzten eingebetteten Systemen abzudecken und für die Industrie nutzbarzumachen. Das InES gewährleistet seinen Kunden und Partnern einen schnellen Zugang zu innovativen Technologien sowie neusten Entwicklungstrends.

### Pressekontakt:

Enclustra GmbH  
 Patrick Müller  
 VP Marketing & Sales  
 Technoparkstr. 1  
 8005 Zürich  
 Schweiz  
 Tel. +41 43 343 39 33

[www.enclustra.com/press](http://www.enclustra.com/press)  
[patrick.mueller@enclustra.com](mailto:patrick.mueller@enclustra.com)

**Leserkontakt:**

Enclustra GmbH  
Technoparkstrasse 1  
CH-8005 Zürich  
Schweiz  
Tel. +41 43 343 39 43  
Info14@enclustra.com  
www.enclustra.com

Alle in diesem Dokument enthaltenen Informationen können jederzeit und ohne Vorankündigung geändert werden und sind nicht verpflichtend für Enclustra GmbH. Alle Warenzeichen sind Eigentum ihrer jeweiligen Rechteinhaber. Copyright © 2014 Enclustra GmbH. Alle Rechte vorbehalten.